

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-115577

(43) Date of publication of application: 07.05.1996

(51)Int.CI.

G11B 21/08 G11B 7/085

G11B 7/14

(21)Application number: 06-249741

(71)Applicant: SANYO ELECTRIC CO LTD

(22)Date of filing:

14.10.1994

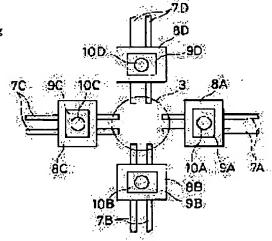
(72)Inventor: TAKAGI NAOYUKI

ICHIURA SHUICHI

(54) CONTROL OF MULTIPICKUP

(57)Abstract:

PURPOSE: To enable a high speed read-out of an optical disk. CONSTITUTION: The seek address is simultaneously specified to plural optical pickups 10A, 10B, 10C, 10D, and by a seek completion signal of any of the plural optical pickups 10A, 10B, 10C, 10D, the updated seek address is simultaneously specified to other remaining plural optical pickups 10B, 10C, 10D. Subsequently, the updated seek address is successively specified to the unspecified optical pickups by the seek completion signal.



LEGAL STATUS

[Date of request for examination]

25.08.1997

[Date of sending the examiner's decision of rejection]

15.12.1998

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-115577

(43)公開日 平成8年(1996)5月7日

(51) Int.Cl.6

酸別記号 庁内整理番号

FΙ

技術表示箇所

G11B 21/08

V 9058-5D

7/085 7/14 E 9368-5D

7811 – 5D

平成6年(1994)10月14日

審査請求 未請求 請求項の数7 OL (全 9 頁)

(21)出願番号

(22)出願日

特顏平6-249741

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72)発明者 高木 直之

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(72) 発明者 市浦 秀一

大阪府守口市京阪本通2丁目5番5号 三

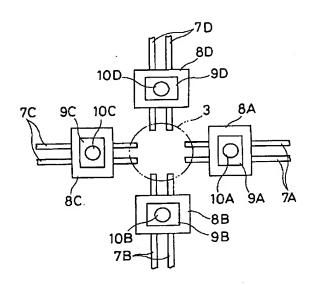
洋電機株式会社内

(74)代理人 弁理士 樋口 武尚

(54) 【発明の名称】 マルチピックアップの制御方法

(57)【要約】

【目的】 光ディスクの高速読み取りが可能なこと。 【構成】 複数の光ピックアップ10A, 10B, 10 C, 10Dに対して同時にシークアドレス指定を行い、 前記複数の光ピックアップ10A, 10B, 10C, 1 0Dの何れかのシーク完了信号により、他の残りの複数 の光ピックアップ10B, 10C, 10Dに対して同時 に更新したシークアドレス指定を行い、以下、シーク完 了信号により順次特定しない光ピックアップに対して更 新したシークアドレス指定を行う。



7 (7A. 7B. 7C. 7D) フィード送軸 8 (8A. 8B. 8C. 8D) ピックアップ基体 9 (9A. 8B. 8C. 8D) チルトアクチュエータ 10 (10A, 10B, 10C. 10D) 光ピックアップ

【特許請求の範囲】

【請求項1】 複数のピックアップにより、ディスクの情報読み取りを行うマルチピックアップの制御方法において、

1

前記複数のピックアップの往復動を放射状に行わせると とを特徴とするマルチピックアップの制御方法。

【請求項2】 複数のピックアップにより、ディスクの情報読み取りを行うマルチピックアップの制御方法において.

前記複数のピックアップに対して同時にシークアドレス 10 指定を行い、前記複数のピックアップの何れかのシーク 完了信号により、他の残りの複数のピックアップに対し て同時に更新したシークアドレス指定を行い、以下、シ ーク完了信号により順次特定しないピックアップに対し て更新したシークアドレス指定を行うことを特徴とする マルチピックアップの制御方法。

【請求項3】 複数のピックアップにより、ディスクの 情報読み取りを行うマルチピックアップの制御方法にお いて

前記複数のピックアップは、前記ディスクのトラックの 20 異なる再生範囲を再生することを特徴とするマルチピッ クアップの制御方法。

【請求項4】 前記範囲は、固定間隔であることを特徴とする請求項3に記載のマルチピックアップの制御方法。

【請求項5】 前記範囲は、連続していることを特徴とする請求項4に記載のマルチピックアップの制御方法。 【請求項6】 前記複数のピックアップは、それぞれ独立したピックアップコントローラにより制御されることを特徴とする請求項3に記載のマルチピックアップの制 30

【請求項7】 前記複数のビックアップは、4個である ととを特徴とする請求項3に記載のマルチビックアップ の制御方法。

【発明の詳細な説明】

[0001]

御方法。

【産業上の利用分野】本発明は、レーザディスク(LD)、コンパクトディスク(CD)等のディスク再生装置におけるディスクからの読み取りを高速に行なうマルチピックアップの制御方法に関するものである。特に、ディスクから4倍速再生に耐えるマルチピックアップの制御方法に関するものである。

[0002]

【従来の技術】との種の光ヘッドの制御方法についての 従来例としては、特開平1-307933号公報に掲載 の技術がある。

【0003】この公報に掲載の技術は、光ピックアップが往復動される1本のフィード送軸に沿って光ピックアップの光軸を光ディスクの半径方向に移動させて、再生を行うようにしている。

[0004]

【発明が解決しようとする課題】ところが、前記公報に 掲載の光へッドの制御方法は、フィード送軸に沿って往 復移動する光ピックアップを1本のフィード送軸を配設 して行うものであるから、その光ピックアップを高速移 助したとしても読取速度には限界があった。特に、高速 読み取りを行うには光ディスクの回転速度を高速化して 高速再生する必要があるが、特にディスクサーボや信号 処理回路を、高速再生に耐え得る様に変更することは容 易ではない。

【0005】そとで、本発明はこのような問題に関してなされたものであり、光ディスクの高速読み取りが可能なマルチピックアップの制御方法の提供を課題とするものである。

[0006]

【課題を解決するための手段】請求項1にかかるマルチピックアップの制御方法は、複数のピックアップにより、ディスクの情報読み取りを行うマルチピックアップの制御方法において、前記複数のピックアップの往復動を放射状に行わせるものである。

【0007】請求項2にかかるマルチビックアップの制御方法は、複数のビックアップにより、ディスクの情報読み取りを行うマルチビックアップの制御方法において、前記複数のビックアップに対して同時にシークアドレス指定を行い、前記複数のビックアップの何れかのシーク完了信号により、他の残りの複数のビックアップに対して同時に更新したシークアドレス指定を行い、以下、シーク完了信号により順次特定しないビックアップに対して更新したシークアドレス指定を行うものである

【0008】請求項3にかかるマルチピックアップの制御方法は、複数のピックアップにより、ディスクの情報読み取りを行うマルチピックアップの制御方法において、前記複数のピックアップは、前記ディスクのトラックの異なる再生範囲を再生するものである。

【0009】請求項4にかかるマルチピックアップの制御方法は、前記範囲は固定間隔とするものである。

【0010】請求項5にかかるマルチピックアップの制御方法は、前記範囲は連続するものである。

【0011】請求項6にかかるマルチピックアップの制御方法は、前記複数のピックアップは、それぞれ独立したピックアップコントローラにより制御されるものである。

【0012】請求項7にかかるマルチピックアップの制御方法は、前記複数のピックアップは、4個としたものである。

[0013]

【作用】請求項 1 においては、複数のピックアップの往 復動を放射状に行わせ、ディスクの情報読み取りを行

50 う。

【0014】請求項2においては、複数のピックアップ により、ディスクの情報読み取りを行うとき、まず、前 記複数のピックアップに対して同時にシークアドレス指 定を行い、前記複数のピックアップの何れかのシーク完 了信号により、他の残りの複数のピックアップに対して 同時に更新したシークアドレス指定を行い、以下、シー ク完了信号により順次特定しないピックアップに対して 更新したシークアドレス指定を行い、順次、何れかのピ ックアップに読み取りを行わせる。

【0015】請求項3においては、複数のピックアップ 10 をディスクのトラックの異なる再生範囲の再生とし、そ れらの再生信号の合成により、高速読み出しが可能な処 理とする。

【0016】請求項4においては、請求項3に記載の範 囲は固定間隔であり、所定長の情報を既知とするもので

【0017】請求項5においては、請求項4に記載の範 囲は連続しているものとする。

【0018】請求項6においては、請求項3記載の複数 のピックアップは、それぞれ独立したピックアップコン 20 トローラにより制御され、各ピックアップの自由度を高 くした。

【0019】請求項7においては、請求項3記載の複数 のピックアップを4個としたもので、レイアウト及びそ のバランスが確保容易としたものである。

[0020]

【実施例】以下、本発明の実施例のマルチピックアップ の制御方法を図を用いて説明する。

【0021】図1は本発明の一実施例におけるマルチピ ックアップの制御方法を説明する装置の一部の機械的構 造を示す要部正面図であり、図2は本発明の一実施例に おけるマルチピックアップの制御方法を説明する装置の 一部の機械的構造を示す要部平面図である。

【0022】図1及び図2において、1は光ディスク2 0を回転させるディスク駆動モータであり、2は光ディ スク20を載置して回転させるターンテーブルである。 また、3はターンテーブル2と共に光ディスク20を挟 持するクランパである。ディスク駆動モーターは光ディ スク再生装置を枠体を構成する構造体4に固着されてい る。5,6は構造体4に固着されたフィード送軸7の取 40 付部で、構造体4に所定の間隔を離して立設されてい る。この構造体4と取付部5及び取付部6は、アルミニ ウム等のダイキャストで一体に成形される場合がある。 取付部5及び取付部6は、フィード送軸7の略両端を堅 固に固定する。このフィード送軸7はターンテーブル2 の上平面に対して平行に配設されている。

【0023】8はフィード送軸7に沿って往復移動する ビックアップ基体である。このビックアップ基体8の貫 通孔には、2本のフィード送軸7が挿通されていて、ピ ックアップ基体8が2本のフィード送軸7を摺動する構 50 ックアップ10A、ビックアップ基体8A及びチルトア

成となっている。9はその中心軸に対して両側に所定の 角度 θ だけ傾けることができるチルトアクチュエータ で、ビックアップ基体8に対して支軸9aによって軸支 されている。10はチルトアクチュエータ9に取付けら れた光ピックアップであり、自動焦点位置決機構を内蔵 し光ディスクに形成された記録トラックを再生する。

【0024】また、11はピックアップ基体8の側面に 配設されたラックであり、12はフィードモータで、1 2 a はフィードモータ 1 2 の回転軸に取付けられたピニ オンである。このフィードモータ12は、その回転によ ってピニオン12aを介してピックアップ基体8を移動 させ、光ピックアップ10が光ディスク20の所定のト ラックから情報の読み取りを行う。

【0025】ここで、本実施例においては、図示しない が、取付部5,6は互いに90度離れて取付部5A,5 B, 5C, 5D、6A, 6B, 6C, 6Dの各4個から なり、また、フィード送軸7についてもフィード送軸7 A. 7B、7C、7Dからなり、同様に、ピックアップ 基体8はビックアップ基体8A,8B,8C,8D、チ ルトアクチュエータ9はチルトアクチュエータ9A,9 B. 9C. 9D、光ピックアップ10は光ピックアップ 10A, 10B, 10C, 10Dからなる。更に、ラッ ク11はラック11A, 11B, 11C, 11D、フィ ードモータ12はフィードモータ12A, 12B, 12 C, 12D、ピニオン12aはピニオン12aA, 12 aB, 12aC, 12aDからなるものであるが、本実 施例において共通する説明においては、A, B, C, D を符号を付さないで表現する。

【0026】図3は本発明の一実施例におけるマルチピ ックアップの制御方法を説明する装置の光ピックアップ のレイアウトを示す要部平面図であり、光ピックアップ の配置を表現するものである。

【0027】光ピックアップ10A, 10B, 10C, 10Dは、90度間隔にターンテーブル2及びクランパ 3の中心から放射状に配設したフィード送軸7A,7 B, 7C, 7Dに各光ビックアップ10A, 10B, 1 0C, 10Dがピックアップ基体8A, 8B, 8C, 8 D及びチルトアクチュエータ9A, 9B, 9C, 9Dを 介して配設されている。

【0028】図4は本発明の一実施例におけるマルチピ ックアップの制御方法の構成を示すブロック図である。 【0029】図において、30は第1ピックアップコン トローラ21、第2ビックアップコントローラ22、第 3ピックアップコントローラ23、第4ピックアップコ ントローラ24を制御し、また、第1バッファメモリ3 1、第2バッファメモリ32、第3バッファメモリ3 3、第4バッファメモリ34を制御するシステムコント ローラである。

【0030】第1ピックアップコントローラ21は光ピ

ようになる。

クチュエータ9 Aを制御する。第2ピックアップコント ローラ22は光ピックアップ10B、ピックアップ基体 8 B及びチルトアクチュエータ9 Bを制御する。また、 第3ビックアップコントローラ23は光ピックアップ1 OC、ピックアップ基体8C及びチルトアクチュエータ 9 C を、そして、第4 ピックアップコントローラ24は 光ピックアップ10D、ピックアップ基体8D及びチル トアクチュエータ9 Dを制御する。

【0031】25はメインメモリで、第1バッファメモ リ31、第2バッファメモリ32、第3バッファメモリ 33、第4バッファメモリ34に格納された情報を、そ のアドレスに従って格納し、必要に応じてそれを出力す るものである。

【0032】図5は本発明の一実施例におけるマルチピ ックアップの制御方法のシステムコントローラが行うフ ローチャートで、図6は本発明の一実施例におけるマル チピックアップの制御方法の各ピックアップコントロー ラが行うフローチャートである。また、図7(a)は本 発明の一実施例におけるマルチピックアップの制御方法 で読み出すタイミングの説明図であり、(b)は各バッ 20 ファメモリの格納情報を時系列に並べ変えたタイミング の説明図である。

【0033】図5のフローチャートはシステムコントロ ーラ30がメインプログラムを実行中に、読み取りモー ドが指定されるとコールされる。

【0034】まず、ステップS1で読み取り指定された シークアドレスのシーク指令出力を発生させ、ステップ S2でシークアドレスを指定する。そして、ステップS 3乃至ステップS6で第1ビックアップコントローラ2 1、第2ピックアップコントローラ22、第3ピックア ップコントローラ23、第4ピックアップコントローラ 24からのシーク完了信号を待ち、何れかのピックアッ プコントローラ21,22,23,24からシーク完了 の信号を受けると、ステップS7で当該シークアドレス がシークアドレスの終了かを判定し、終了でないときに は、ステップS8で次のシークアドレスを特定すべくシ ークアドレスを一定量づつ更新し、ステップS2に戻 る。

【0035】そして、ステップS7で当該シークアドレ ーク指令出力を消勢し、とのルーチンを脱する。

【0036】また、各ピックアップコントローラは、次 のように制御される。このとき、図6に示す同一プログ ラムの実行となる。

【0037】ステップS11でシークモードの設定を行 ない、ステップS12で再生アドレスとシークアドレス の比較を行いステップS13で比較結果に基づいてシー クアドレスに向けてビックアップ10が移動させ、ステ ップS14で、設定されたシークアドレスに到達したか を判定し、到達するまで、このステップS12及びステ 50 せる。このとき、図7(a)では第4ピックアップコン

ップS13のルーチンを繰返し実行する。設定されたシ ークアドレスに到達したとき、ステップS15でシーク 完了出力を発生させ、ステップS16で光ディスク20 から読み取りを行う再生モードの設定を行い、ステップ S17で再生動作に入り、ステップS18で該当アドレ スの読み取りが終了する再生終了位置に到達したことを 判定するまで、ステップS17及びステップS18のル ーチンを繰返し実行し、ステップS18で再生終了位置 に到達したことが判定されると、ステップS19でシー ク指令出力が消勢されているか判定し、シーク指令出力 が消勢されていないとき、シークアドレスの設定を更新 し、ステップS11からルーチンを繰返し実行する。 【0038】とのシステムコントローラ30と第1ピッ クアップコントローラ21、第2ピックアップコントロ ーラ22、第3ピックアップコントローラ23、第4ピ ックアップコントローラ24の動作を図示すると、次の

【0039】タイミングP1でシステムコントローラ3 0 がシークアドレス指定を行ったとする。 このシークア ドレス指定により、第1ビックアップコントローラ2 1、第2ピックアップコントローラ22、第3ピックア ップコントローラ23、第4ピックアップコントローラ 24は、同時にシークアドレスに各ピックアップ10を 移動させる。図7(a)では第1ピックアップコントロ ーラ21が最初に到達し、シーク完了信号を出力したと する。このとき、第1ビックアップコントローラ21は 直に再生範囲T1の再生に入る。

【0040】第2ピックアップコントローラ22、第3 ピックアップコントローラ23、第4ピックアップコン トローラ24は、再度のタイミングP2のシークアドレ ス指定により、第2ビックアップコントローラ22、第 3ピックアップコントローラ23、第4ピックアップコ ントローラ24は、当該シークアドレスに各ピックアッ プ10を移動させる。このとき、図7(a)では第2ピ ックアップコントローラ22が最初に到達し、シーク完 了信号を出力し、第2ピックアップコントローラ22は 直に再生範囲T2の再生に入る。

【0041】また、残りの第3ピックアップコントロー ラ23、第4ピックアップコントローラ24は、再度の スで終了であることを判定したとき、ステップS 9でシ 40 タイミングP 3 のシークアドレス指定により、第 3 ピッ クアップコントローラ23、第4ピックアップコントロ ーラ24は、当該シークアドレスに各ピックアップ10 を移動させる。このとき、図7(a)では第3ピックア ップコントローラ23が最初に到達し、シーク完了信号 を出力し、第3ピックアップコントローラ23は直に再 牛節用T3の再生に入る。

【0042】そして、残りの第4ピックアップコントロ ーラ24は、タイミングP4のシークアドレス指定によ り、当該シークアドレスにピックアップ10Dを移動さ

7

トローラ24が最初に到達し、シーク完了信号を出力 し、第4ビックアップコントローラ24は直に再生範囲 T4の再生に入る。

【0043】更に、タイミングP1のシークアドレス指定された第1ビックアップコントローラ21が再生を終了すると、次のタイミングP5のシークアドレス指定を受け、以下、順次、シーク完了のピックアップコントローラ21、22、23、24が動作する。各再生出力は、第1バッファメモリ31、第2バッファメモリ32、第3バッファメモリ33、第4バッファメモリ34 10 に格納される。

【0044】したがって、第1バッファメモリ31、第 2バッファメモリ32、第3バッファメモリ33、第4 バッファメモリ34に格納された再生情報を、アドレス 順に高速で読み出し、メインメモリ25に高速で格納す れば、1個のピックアップで読み取りを行ったのと同様 に、図7 (b) に示すように、シリアルな情報となる。 【0045】このように、本実施例のマルチピックアッ プの制御方法によれば、複数の光ピックアップ10A, 10B, 10C, 10Dにより、光ディスク20の情報 20 読み取りを行うマルチビックアップの制御方法におい て、前記複数の光ピックアップ10A,10B,10 C. 10Dの往復動を放射状に行わせることにより、そ の配設個数を、光ビックアップの配設できる個数が物理 的空間によって決定される最大数に設定できる。特に、 髙速読み取りを行うためにフィード送軸7に沿って往復 移動する光ピックアップ10の移動速度の高速化を行う 必要性がなくなり、また、光ディスク20の回転速度の 髙速化を行う必要性もなく、髙速読み取りが可能とな り、倍速読み取りに対しても対応できる。したがって、 2倍速、3倍速、4倍速等の倍速再生が容易に実施でき る。

【0046】また、本実施例のマルチビックアップの制御方法によれば、複数の光ビックアップ10A、10B、10C、10Dにより、光ディスク20の情報読み取りを行うマルチビックアップの制御方法において、前記複数の光ビックアップ10A、10B、10C、10Dに対してステップS2で同時にシークアドレス指定を行い、ステップS3乃至ステップS6で判定される前記複数の光ビックアップ10A、10B、10C、10Dの何れかのシーク完了信号により、他の残りの複数の光ビックアップ10B、10C、10Dに対して同時にステップS8で更新したシークアドレス指定を行い、以下、シーク完了信号により順次特定しない光ビックアップに対して更新したシークアドレス指定を行うものである。

【0047】したがって、光ピックアップ10A, 10B, 10C, 10Dの配設できる個数が物理的空間によって決定される最大数に設定しても、また、その応答性に多少の乱れがあっても、効率の良い読み出しを行なう

ことができる。また、そのプログラム制御も光ピックアップ10A,10B,10C,10Dの配設できる個数 によって変化しないし、また、複数の光ピックアップ1

OA、10B、10C、10Dのうちの1台の光ピック アップの故障があっても、他が機能するから、広範な用 途に使用できる効果がある。例えば、光ディスクの情報

の倍速読み取りにも対応できる。 【0048】特に 高速読み取り

【0048】特に、高速読み取りを行うためにフィード送軸7に沿って往復移動する光ピックアップ10の移動速度の高速化を行う必要性がなくなり、また、光ディスク20の回転速度の高速化を行う必要性もなく、高速読み取りが可能となり、倍速読み取りに対しても対応できる。勿論、高速読み取りを行うためにフィード送軸7に沿って往復移動する光ピックアップ10の移動速度の高速化、光ディスク20の回転速度の高速化を行うことにより、更に、高い高速読み取りが可能となる。

【0049】尚、本実施例では、各ピックアップの記録トラック上の再生範囲は、始終端を一部重複させて、再生情報の連続性を保証している。また本実施例では、シークアドレスの更新量、即ち、1個のピックアップの再生範囲を、固定値としているが、全体の再生範囲や、再生半径情報等に応じて更新量を変更しても良い。

[0050]

【発明の効果】以上のように、請求項1のマルチピックアップの制御方法は、複数の光ピックアップにより、光ディスクの情報読み取りを行うマルチピックアップの制御方法において、前記複数の光ピックアップの往復動を放射状に行わせるものである。

[0051] したがって、光ピックアップの配設できる 個数が物理的空間によって決定される最大数に設定できる。特に、高速読み取りを行うために往復移動する光ピックアップの移動速度の高速化を行う必要性がなくなり、また、光ディスクの回転速度の高速化を行う必要性もなく、高速読み取りが可能となり、倍速読み取りに対しても対応できる。

【0052】また、請求項2のマルチビックアップの制御方法は、複数の光ビックアップにより、光ディスクの情報読み取りを行うマルチビックアップの制御方法において、前記複数の光ビックアップに対して同時にシークアドレス指定を行い、前記複数の光ビックアップの何れかのシーク完了信号により、他の残りの複数の光ビックアップに対して同時に更新したシークアドレス指定を行い、以下、シーク完了信号により順次特定しない光ビックアップに対して更新したシークアドレス指定を行うものである。

[0053] したがって、光ビックアップの配設できる 個数が物理的空間によって決定される最大数に設定して も、また、その応答性に多少の乱れがあっても、効率の 良い読み出しを行なうことができる。特に、髙速読み取 りを行うためにフィード送軸に沿って往復移動する光ビ

8

9
ックアップの移動速度の高速化を行う必要性がなくなり、また、光ディスクの回転速度の高速化を行う必要性もなく、高速読み取りが可能となり、倍速読み取りに対しても対応できる。そして、そのプログラム制御も光ビックアップの配設できる個数によって変化しないし、更に、1台の光ビックアップの故障があっても、他が機能するから、広範な用途に使用できる効果がある。例えば、光ディスクの情報の倍速読み取りにも対応できる。
【0054】請求項3のマルチピックアップの制御方法は、複数のピックアップをディスクのトラックの異なる10再生範囲の再生とし、それらの再生信号の合成により、

は、複数のピックアップをディスクのトラックの異なる 10 再生範囲の再生とし、それらの再生信号の合成により、高速読み出し処理ができる。特に、高速読み取りを行うためにフィード送軸に沿って往復移動する光ピックアップの移動速度の高速化を行う必要性がなくなり、また、光ディスクの回転速度の高速化を行う必要性もなく、高速読み取りが可能となり、倍速読み取りに対しても対応できる。そして、そのプログラム制御も光ピックアップの配設できる個数によって変化しないし、更に、1台の光ピックアップの故障があっても、他が機能するから、広範な用途に使用できる効果がある。例えば、光ディス 20 クの情報の倍速読み取りにも対応できる。また、異なるピックアップで同一範囲を重複再生するものでないから、無駄なく再生できる。

[0055]請求項4のマルチピックアップの制御方法は、請求項3に記載の範囲を固定間隔であり、所定長の情報を既知とするものであるから、複数のピックアップで読み取りを行った後の情報の合成が容易になり、また、設計も容易になる。

【0056】請求項5のマルチピックアップの制御方法は、請求項4に記載の範囲が連続しているものを対象と 30 したとき、複数のピックアップで読み取りを行った後の情報の合成が容易になる。また、再生エリアが漏れなく再生可能となる。

【0057】請求項6のマルチピックアップの制御方法は、請求項3記載の複数のピックアップを、それぞれ独立したピックアップコントローラにより制御するものであるから、各ピックアップの台数の変化及び特定のビックアップコントローラの故障に対しても柔軟に対応できる

【0058】請求項7のマルチピックアップの制御方法 40 は、請求項3記載の複数のピックアップを4個としたもので、レイアウト及びそのバランスが確保容易となり、4倍速再生にも対応できる。

【図面の簡単な説明】

【図1】 図1は本発明の一実施例におけるマルチピックアップの制御方法を説明する装置の一部の機械的構造を示す要部正面図である。

【図2】 図2は本発明の第一実施例におけるマルチピックアップの制御方法を説明する装置の一部の機械的構造を示す要部平面図である。

【図3】 図3は本発明の一実施例におけるマルチビックアップの制御方法を説明する装置の光ビックアップのレイアウトを示す要部平面図である。

| 【図4】 図4は本発明の一実施例におけるマルチビックアップの制御方法の構成を示すブロック図である。

【図5】 図5は本発明の一実施例におけるマルチビックアップの制御方法のシステムコントローラが行うフローチャートである。

【図6】 図6は本発明の一実施例におけるマルチピックアップの制御方法の各ピックアップコントローラが行うフローチャートである。

【図7】 図7(a)は本発明の一実施例におけるマルチピックアップの制御方法で読み出すタイミングの説明図であり、(b)は各バッファメモリの格納情報を時系列に並べ変えたタイミングの説明図である。

【符号の説明】

1 1

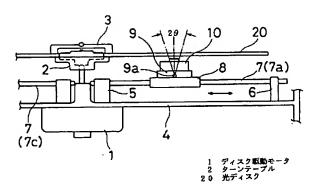
1	ディスク駆動モータ	
2	ターンテーブル	
7 (7A,	7B, 7C, 7D)	フィード送軸
8 (8A,	8B, 8C, 8D)	ピックアップ基体
9 (9A.	9B, 9C, 9D)	チルトアクチュエ

10 (10A, 10B, 10C, 10D) 光ピッ クアップ

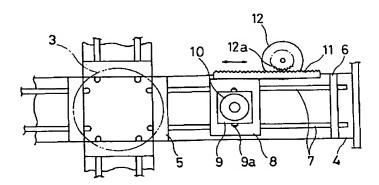
ラック

1 2	フィードモータ
2 0	光ディスク
3 0	システムコントローラ
2 1	第1 ピックアップコントローラ
2 2	第2ピックアップコントローラ
2 3	第3 ピックアップコントローラ
2 4	第4 ピックアップコントローラ
3 1	第1バッファメモリ
3 2	第2バッファメモリ
3 3	第3バッファメモリ
3 4	第4パッファメモリ
2 5	メインメモリ

【図1】



【図2】



11 ラック 12 フィードモータ

【図7】

